



(43) 國際公開日
2005 年 9 月 1 日 (01.09.2005)

PCT

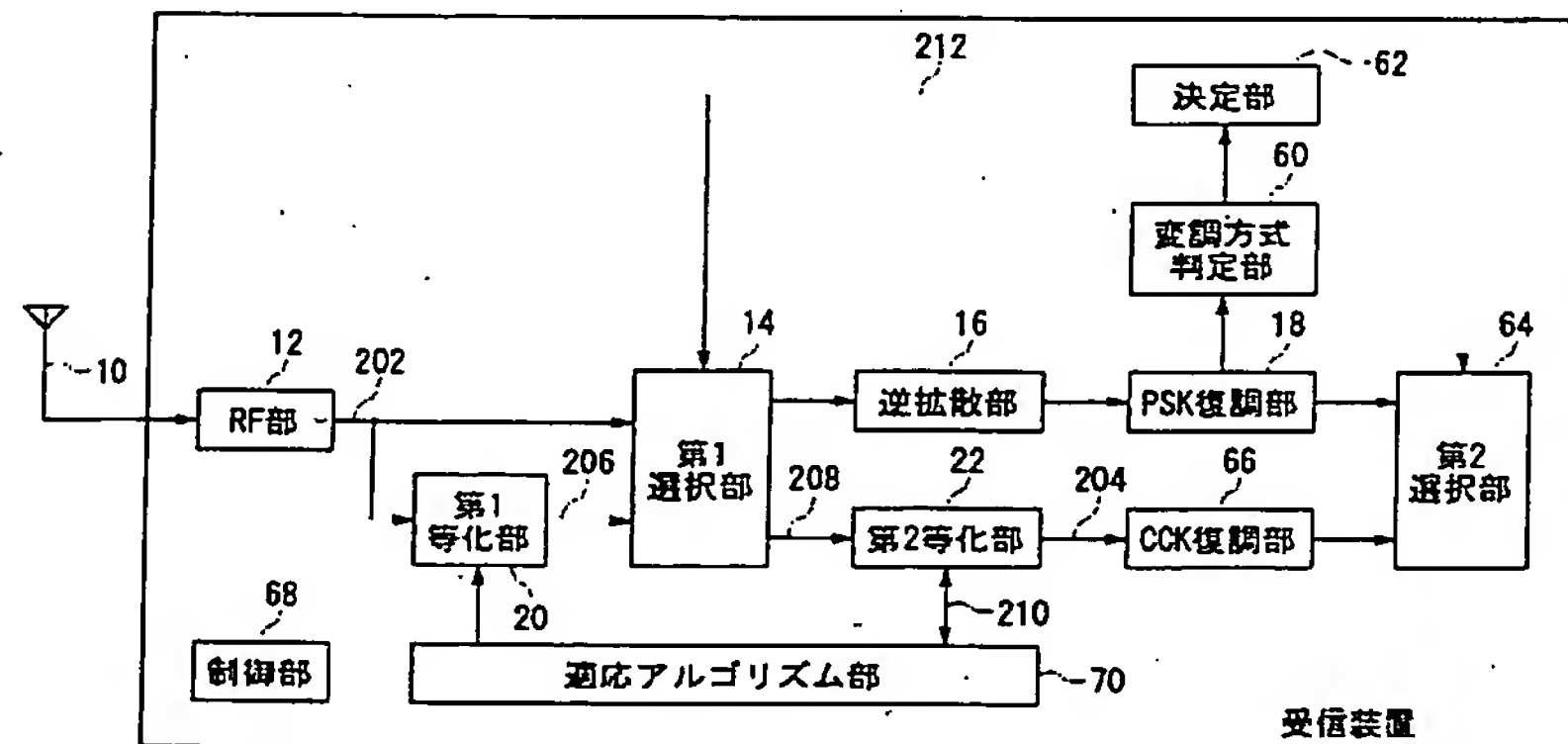
(10) 国際公開番号
WO 2005/081422 A1

- | | | | |
|-----------------------------|--|--------------------------------------|---|
| (51) 国際特許分類 ⁷ : | H04B 1/707, 7/26 | (72) 発明者; および | |
| (21) 国際出願番号: | PCT/JP2005/002065 | (75) 発明者/出願人 (米国についてのみ): | 神山 忠久 (KO-HYAMA, Tadahisa) [JP/JP]; 〒5008267 岐阜県岐阜市 茜部寺屋敷 3-1 2 6-1 Gifu (JP). |
| (22) 国際出願日: | 2005 年 2 月 10 日 (10.02.2005) | (74) 代理人: 森下 賢樹 (MORISHITA, Sakaki); | 〒1500021 東京都渋谷区恵比寿西 2-1 1-1 2 Tokyo (JP). |
| (25) 国際出願の言語: | 日本語 | (81) 指定国 (表示のない限り、全ての種類の国内保護が | |
| (26) 国際公開の言語: | 日本語 | 可能): | AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, |
| (30) 優先権データ: | | | |
| 特願2004-047900 | 2004 年 2 月 24 日 (24.02.2004) | JP | |
| (71) 出願人 (米国を除く全ての指定国について): | 三洋電機株式会社 (SANYO ELECTRIC CO., LTD) [JP/JP]; 〒5708677 大阪府守口市京阪本通 2 丁目 5 番 5 号 Osaka (JP). | | |

〔統葉有〕

(54) Title: RECEIVING METHOD AND APPARATUS

(54) 発明の名称: 受信方法および装置



100

- 62... DECISION PART
60... MODULATION SCHEME DETERMINATION PART
12... RF PART
68... CONTROL PART
20... FIRST EQUALIZER PART
70... ADAPTIVE ALGORITHM PART
14... FIRST SELECTOR PART
16... DESPREAD PART
22... SECOND EQUALIZER PART
18... PSK DEMODULATOR PART
66... CCK DEMODULATOR PART
64... SECOND SELECTOR PART
100... RECEIVER APPARATUS

(57) Abstract: To reduce the power consumption of a receiving apparatus. A first equalizer part (20) receives and equalizes a digital signal (202) and outputs a first equalizer part output signal (206). A first selector part (14) selects one of the digital signal (202) and first equalizer part output signal (206) to output it to a despread part (16) or a second equalizer part (22). The despread part (16) despreads its received signal, and a PSK demodulator part (18) PSK demodulates the despread signal. The second equalizer part (22) equalizes its received signal, and a CCK demodulator part (66) CCK demodulates its received signal. A second selector part (64) operates in accordance with the first selector part (14). A modulation scheme determination part (60) determines a modulation scheme by extracting, from the signal as demodulated by the PSK demodulator part (18), information related to the modulation scheme. A decision part (62) instructs, based on the determined modulation scheme, the signal selection by the first selector part (14) and second selector part (64).

(57) 要約: 受信装置の消費電力を低減する。第 1 等化部 20 は、デジタル信号 202 を入力して等化処理を行い、第 1 等化部出力信号 206 を出力する。

〔統葉有〕

WO 2005/081422 A1



SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

第1選択部14は、デジタル信号202と第1等化部出力信号206の一方を選択して、逆拡散部16あるいは第2等化部22に出力する。逆拡散部16は、逆拡散し、PSK復調部18は、逆拡散された信号をPSKで復調する。第2等化部22は、等化处理し、CCK復調部66は、CCK復調を行う。第2選択部64は、第1選択部14に対応して動作する。変調方式判定部60は、PSK復調部18で復調した信号から変調方式に関する情報を抽出し、変調方式を判定する。決定部62は、判定した変調方式にもとづいて、第1選択部14と第2選択部64での信号の選択を指示する。